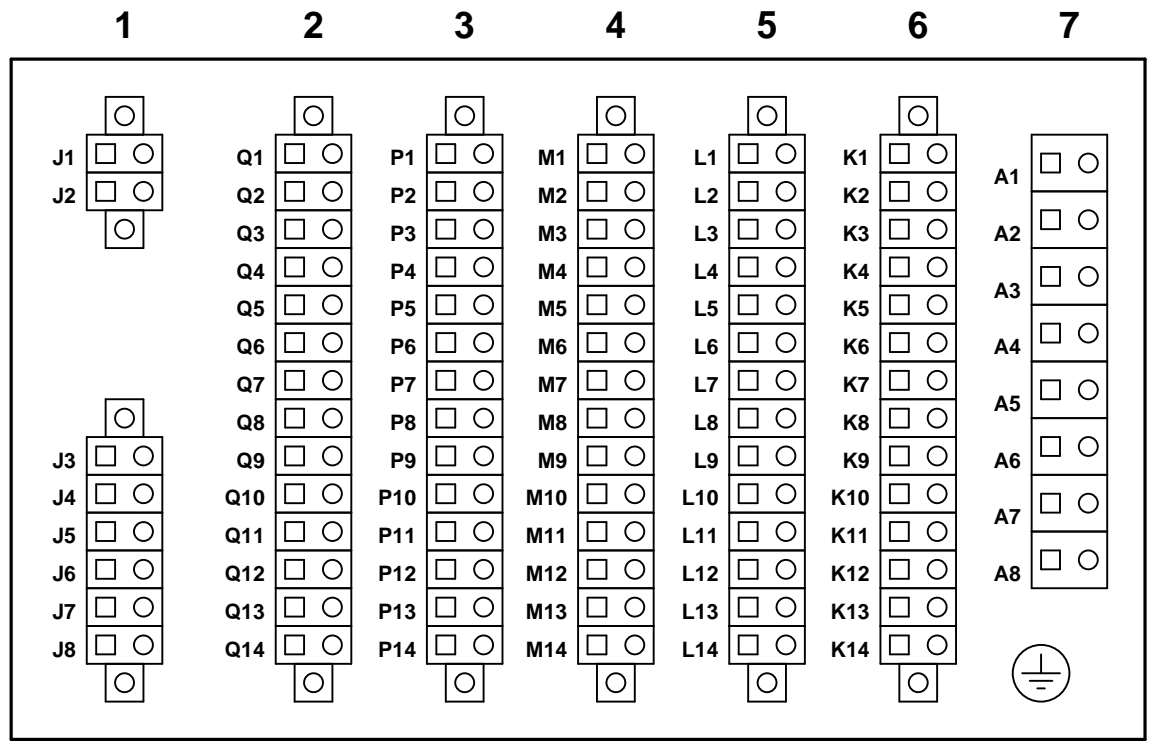
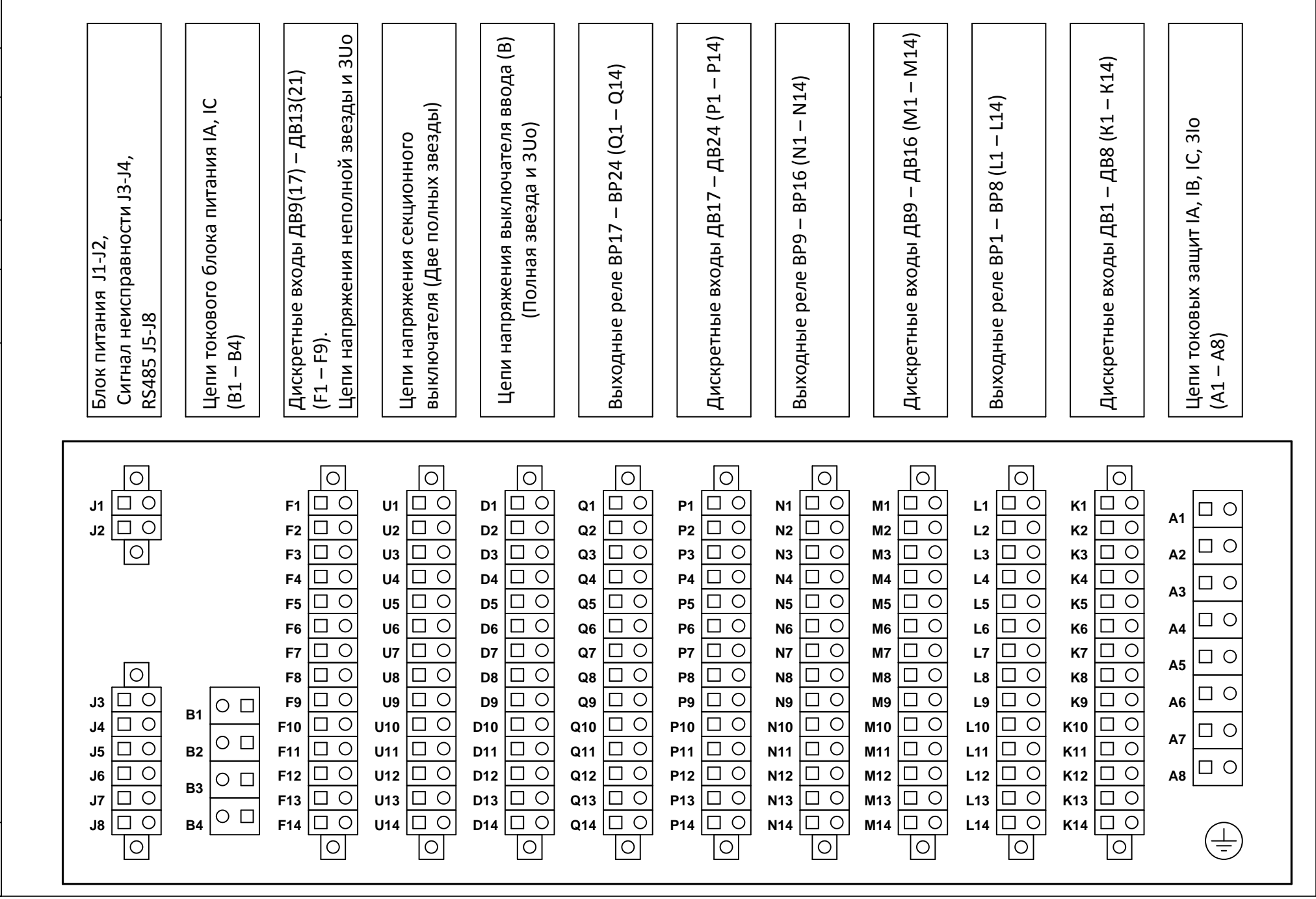


					Проектирование микропроцессорных устройств			
Изм.	Лист	№ докум.	Подп.	Дата				
Тех.директор		Ладик А.В.		29.06.13	Микропроцессорная защита, автоматика, сигнализация и управление	Стадия	Лист	Листов
Директор		Ладик В.А.		29.06.13		Р	1 / 5	5
Инженер				29.06.13		Разработка микропроцессорных устройств РМ-200	ООО "ИК ЭЛЕКТРО" г. Киев 2012 г.	



					Микропроцессорная защита, автоматика, сигнализация и управление Разработка микропроцессорных устройств РМ-200	Лист
				29.06.13		2 / 5
Изм.	Лист	№ докум.	Подп.	Дата		

Изм.	Лист	№ докум.	Подп.	Дата	Разработка микропроцессорных устройств PM-200	Микропроцессорная защита автоматики и управление	3 / 5
							Лист



Блок питания J1-J2,
Сигнал неисправности J3-J4,
RS485 J5-J8

Цепи токового блока питания IA, IC
(B1 – B4)

Дискретные входы ДВ9(17) – ДВ13(21)
(F1 – F9).
Цепи напряжения неполной звезды и 3Uo

Цепи напряжения секционного
выключателя (Две полных звезды)

Цепи напряжения выключателя ввода (В)
(Полная звезда и 3Uo)

Выходные реле ВР17 – ВР24 (Q1 – Q14)

Дискретные входы ДВ17 – ДВ24 (P1 – P14)

Выходные реле ВР9 – ВР16 (N1 – N14)

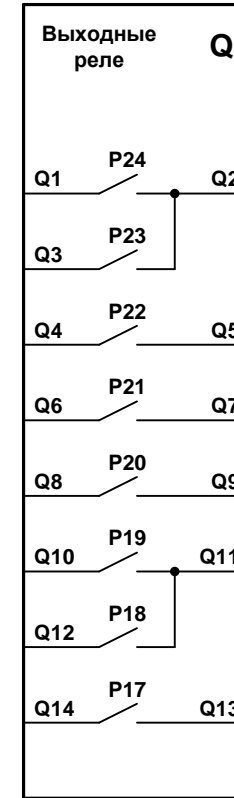
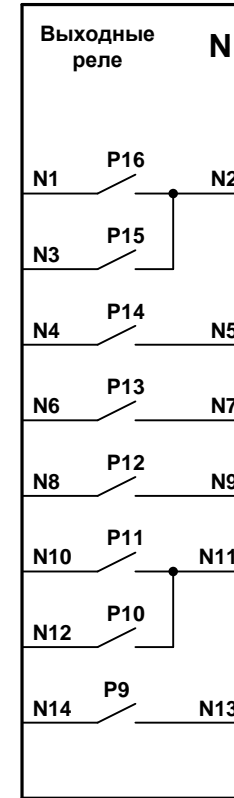
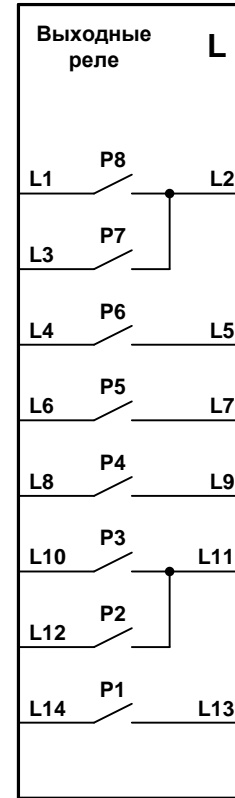
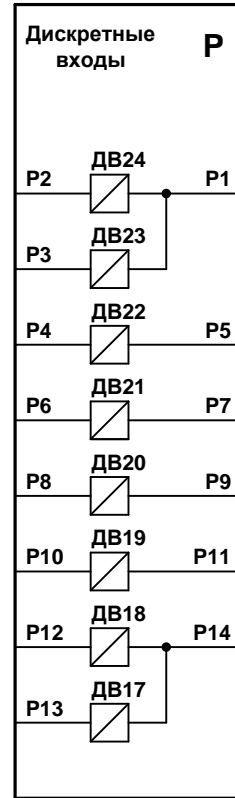
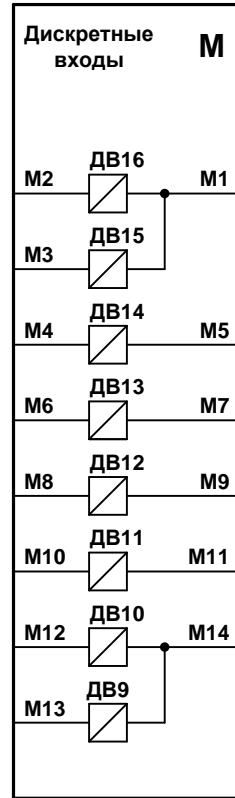
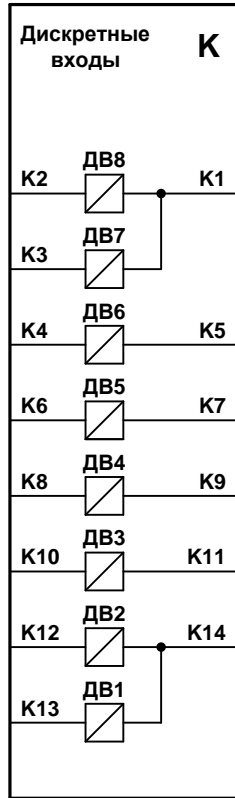
Дискретные входы ДВ9 – ДВ16 (M1 – M14)

Выходные реле ВР1 – ВР8 (L1 – L14)

Дискретные входы ДВ1 – ДВ8 (K1 – K14)

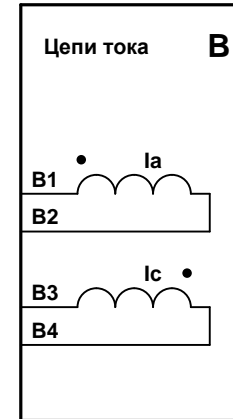
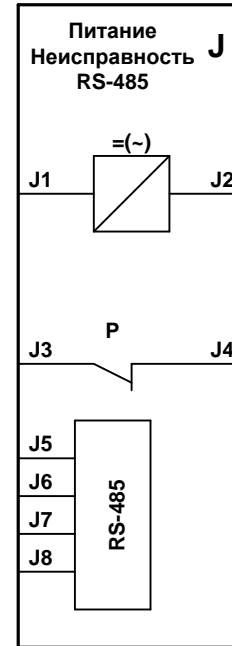
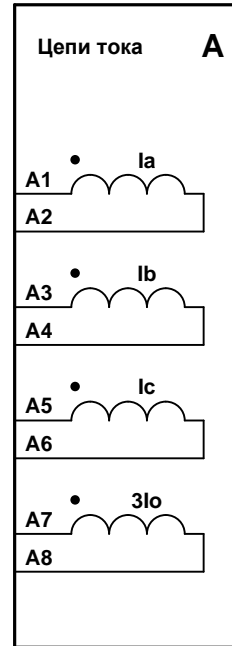
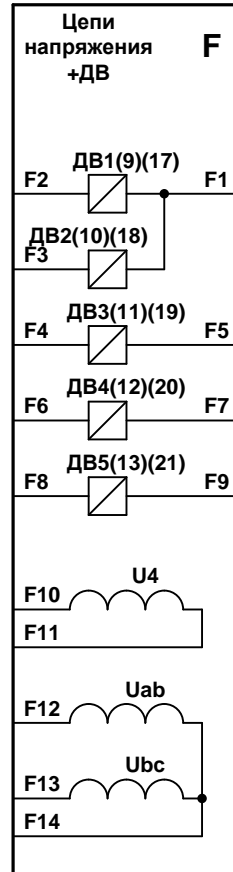
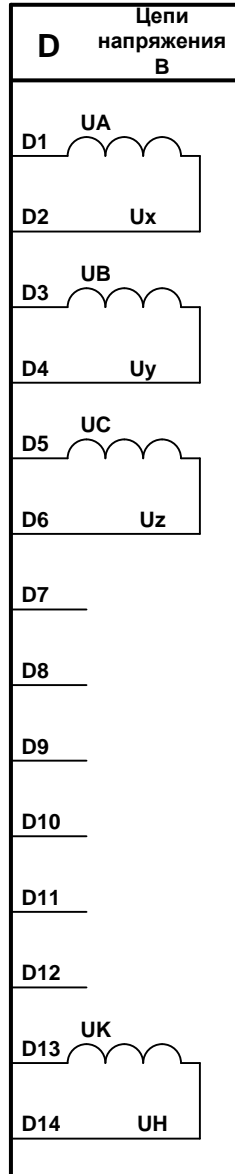
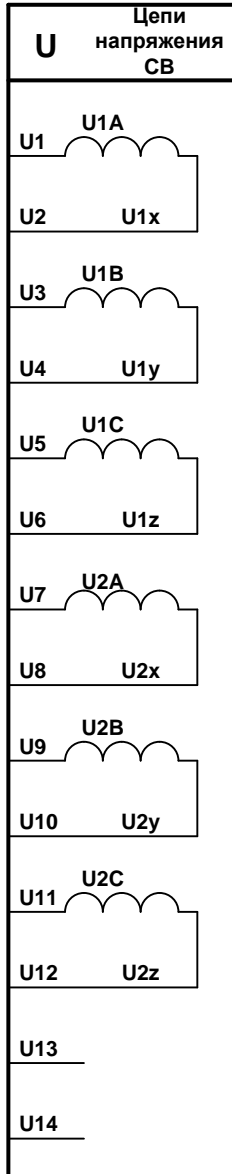
Цепи токовых защит IA, IB, IC, 3Io
(A1 – A8)

Изм.				
Лист				
№ докум.				
Подп.				
Дата	29.06.13			
Микропроцессорная защита, автоматика, сигнализация и управление				
Разработка микропроцессорных устройств РМ-200				
				Лист
				4 / 5



Электронный
ключ
устанавливается
вместо Р1

Изм.				
Лист				
№ докум.				
Подп.				
Дата	29.06.13			
Микропроцессорная защита, автоматика, сигнализация и управление				
Разработка микропроцессорных устройств PM-200				
Лист	5 / 5			



Питание от токов КЗ